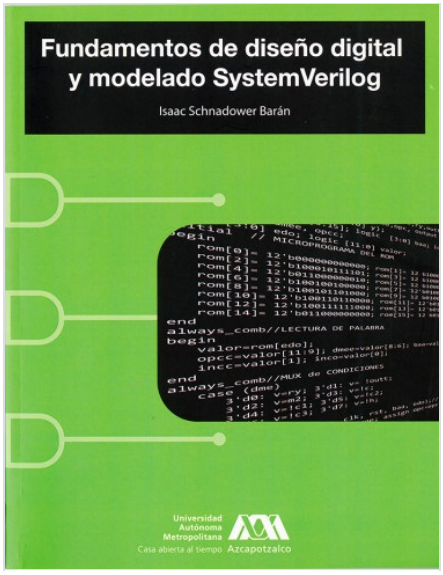
Fundamentos de diseño digital y modelado SystemVerilog

Autor

Isaac Schnadower Barán

Sinopsis

Este libro ha sido escrito para un curso básico de diseño de sistemas digitales para las carreras de ingeniería eléctrica, electrónica, mecánica (mecatrónica), física y en computación. Incluye los conceptos fundamentales del diseño manual mediante componentes de baja y mediana integración (SSI y MSI), partiendo del álgebra de Boole, y su automatización utilizando el lenguaje del diseño y simulación System Verylog para la síntesis de funciones complejas en dispositivos programables. Las características del lenguaje se introducen paulatinamente, conforme se requiere. En el texto no se tratan los aspectos tecnológicos de la electrónica digital; se introduce el concepto de circuitos de conmutación, como los de las compuertas lógicas, sin tratar los detalles de los circuitos internos, pero se describen las características básicas y limitaciones de los componentes para un diseño correcto. Incluye problemas resueltos, programas en System Verylog y problemas de tarea para cada capítulo.



Impreso

Año de publicación: 2021

Presentación: Libro

Tamaño: 27.5 x 21.5 x 1.5 cm

Número de páginas del contenido principal: 221 Páginas

ISBN13: 9786072821576

$636 MXN

IS

Sobre el autor

Isaac Schnadower Barán

Palabras clave

Diseño digital; Modelado-información; System verylog

2026 © Sistema Integrado de Metadata Estandarizada desarrollado por Hipertexto - Netizen